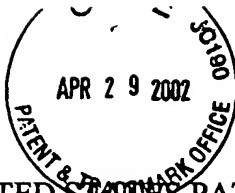


COPY OF PAPERS
ORIGINALLY FILED



Attorney's Docket No.: 10417-112001 / F51-141087M/NS

68-
#2
5-8-2

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant : Tadao Mandai et al.

Art Unit : Unknown

Serial No. : 10/032,936

Examiner : Unknown

Filed : December 27, 2001

Title : VIBRATOR CONTROLLING CIRCUIT

Commissioner for Patents
Washington, D.C. 20231

RECEIVED
MAY 02 2002
Technology Center 2600

TRANSMITTAL OF PRIORITY DOCUMENT UNDER 35 USC §119

Applicant hereby confirms his claim of priority under 35 USC §119 from the following application(s):

·Japan Application No. 2000-397717 filed December 27, 2000

·Japan Application No. 2001-109557 filed April 9, 2001

A certified copy of each application from which priority is claimed is submitted herewith.

Please apply any charges or credits to Deposit Account No. 06-1050.

Respectfully submitted,

Date: April 12, 2002

Chris T. Mizumoto
Reg. No. 42,899

Fish & Richardson P.C.
45 Rockefeller Plaza, Suite 2800
New York, New York 10111
Telephone: (212) 765-5070
Facsimile: (212) 258-2291

30086266.doc

CERTIFICATE OF MAILING BY FIRST CLASS MAIL

I hereby certify under 37 CFR §1.8(a) that this correspondence is being deposited with the United States Postal Service as first class mail with sufficient postage on the date indicated below and is addressed to the Commissioner for Patents, Washington, D.C. 20231.

April 12, 2002
Date of Deposit

Signature

Rose Papetti

Typed or Printed Name of Person Signing Certificate



日 本 国 特 許 庁
JAPAN PATENT OFFICE

RECEIVED

APR 29 2002

Technical Center 2300

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2000年12月27日

出 願 番 号

Application Number:

特願2000-397717

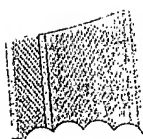
[ST.10/C]:

[JP2000-397717]

出 願 人

Applicant(s):

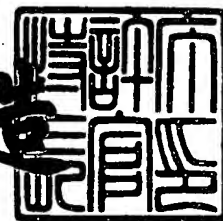
三洋電機株式会社



2002年 1月25日

特 許 庁 長 官
Commissioner,
Japan Patent Office

及 川 耕 造



出証番号 出証特2002-3001488

【書類名】 特許願

【整理番号】 KAA1000079

【提出日】 平成12年12月27日

【あて先】 特許庁長官殿

【国際特許分類】 H02K 33/00

【発明者】

 【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会
社内

 【氏名】 万代 忠男

【発明者】

 【住所又は居所】 大阪府守口市京阪本通2丁目5番5号 三洋電機株式会
社内

 【氏名】 池田 憲史

【特許出願人】

 【識別番号】 000001889

 【氏名又は名称】 三洋電機株式会社

 【代表者】 桑野 幸徳

【代理人】

 【識別番号】 100111383

 【弁理士】

 【氏名又は名称】 芝野 正雅

 【連絡先】 電話03-3837-7751 法務・知的財産部 東
京事務所

【手数料の表示】

 【予納台帳番号】 013033

 【納付金額】 21,000円

【提出物件の目録】

 【物件名】 明細書 1

 【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9904451

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 バイブレータ制御用回路

【特許請求の範囲】

【請求項 1】 コントロール端子に加えられる電圧の大きさに応じて周波数
が変化する方形波信号を発生する方形波発生回路と、

前記方形波信号に基づいてオンオフされ振動素子に駆動電流を供給するスイッ
チング素子と、

前記方形波発生回路の方形波信号と振動素子の共振周波数とのずれを検出する
周波数ずれ検出回路とよりなり、

前記周波数ずれ検出回路より検出される検出信号にて方形波発生回路の発生周
波数のずれを調整することを特徴とするバイブレータ制御用回路。

【請求項 2】 前記スイッチング素子は MOS トランジスタであることを特
徴とする請求項 1 記載のバイブレータ制御用回路。

【請求項 3】 前記方形波発生回路で発生された方形波信号をハーフディバイ
ダーでディバードしスイッチング素子に加えることを特徴とする請求項 1 記載の
バイブレータ制御用回路。

【請求項 4】 前記周波数ずれ検出回路は振動子の振動波形信号をスイチン
グする第 1 スイッチ素子と、一方の入力端子に前記第 1 スイッチ素子を通過した
信号が加えられ、他方の入力端子に振動波形信号がそのまま加えられるオペア
ンプと、前記オペアンプの出力信号を通過し方形波発生回路の C T L 端子に加える
第 2 スイッチ素子となることを特徴とする請求項 1 記載のバイブレータ制御用回
路。

【請求項 5】 前記第 1 スイッチ素子は方形波信号の 0 - 4 0 % の間オンし
、第 2 スイッチ素子は矩形波形信号の 4 0 - 1 0 0 % の間オンし、前記振動波信
号の 0 - 4 0 % と 4 0 % - 1 0 0 % の比較することを特徴とする請求項 1 記載の
バイブレータ制御用回路。

【請求項 6】 方形波発生回路とスイッチング素子及び周波数ずれ検出回路
を 1 チップで構成したことを特徴とする請求項 1 記載のバイブレータ制御用回路
。

【発明の詳細な説明】

【 0 0 0 1 】

【発明の属する技術分野】

本発明は、携帯電話機において着信を知らせるに用いられるバイブレータ制御用回路に関する。

【 0 0 0 2 】

【従来の技術】

携帯電話機において、呼出し音を発生させて着信があったことを知らせることが多く行われている。しかし会議中あるいは電車中では他人に迷惑になるので、近頃振動素子を振動させて着信があったのを知らせることが行われている。

【 0 0 0 3 】

前記振動素子を振動させるのに、従来はモータを回転させて振動させているが、小型化あるいは軽量化が強く要求されてきたため、モータを用いずに振動させることが要求されてきた。

【 0 0 0 4 】

図 9 はモータを用いずに振動素子を振動させるバイブレータ制御用回路である。アンテナ 1 に呼出信号が受信されると、呼出信号検出回路 2 で前記呼出信号を検出しスイッチ 3 をオンする。それにより信号発生回路 4 に電源電圧 VCC が供給され、前記信号発生回路 4 は動作開始し 2 4 0 H z 程度の方波信号を発生し MOS トランジスタのゲートに加える。前記方波信号が加えられた MOS トランジスタ 5 はオンオフする。それにより振動素子 6 に間欠的に電源電圧 VCC を供給し、前記振動素子 6 を振動させ、着信があったことを知らせる。

【 0 0 0 5 】

【発明が解決しようとする課題】

前述したように、バイブレータ制御用回路はアンテナに呼出信号が受信されることにより信号発生回路を発生し、MOS トランジスタ 5 をオンオフさせる。それにより振動素子 6 に間欠的に電源電圧 VCC を供給し、前記振動素子 6 を振動させ着信を知らせる。前記バイブレータ制御用回路では、振動子に設けられている錘がずれる等し、振動素子の共振周波数と信号発生回路から発生される方波

信号の周波数との間に周波数ずれが生じると、前記振動子の振動が停止したり、あるいは弱振動となってしまうことがあった。

【 0 0 0 6 】

【課題を解決するための手段】

本発明はコントロール端子に加えられる電圧の大きさに応じて周波数が変化する方形波信号を発生する方形波発生回路と、前記方形波信号に基づいてオンオフされ振動素子に駆動電流を供給するMOSトランジスタと、前記方形波発生回路の方形波信号と振動素子の共振周波数とのずれを検出する周波数ずれ検出回路とよりなり、前記周波数ずれ検出回路より検出される検出信号にて方形波発生回路の発生周波数のずれを調整するバイブレータ制御用回路を提供する。

【 0 0 0 7 】

又本発明は前記周波数ずれ検出回路を振動子の振動波形信号をスイッチングする第1スイッチ素子と、一方の入力端子に前記第1スイッチ素子を通過した信号が加えられ、他方の入力端子に振動波形信号がそのまま加えられるオペアンプと、前記オペアンプの出力信号を通過し方形波発生回路のCTL端子に加える第2スイッチ素子とよりなり、前記第1スイッチ素子は方形波信号の0-40%の間オンし、第2スイッチ素子は矩形波形信号の40-100%の間オンし、前記振動波形信号の0-40%と40%-100%の比較するバイブレータ制御用回路を提供する。

【 0 0 0 8 】

【発明の実施の形態】

本発明の実施の形態を図1から図8を参照して説明する。

【 0 0 0 9 】

図1は本発明のバイブレータ制御用回路のブロック図で、バイブレータ制御用回路10は制御用集積回路11と該制御用集積回路11にて制御されるMOSトランジスタ12とよりなる。前記制御用集積回路11には加えられる電圧の大きさに応じて発生周波数が変化する方形波信号を発生する方形波発生回路と、前記方形波発生回路と振動素子の振動周波数ずれを検出する周波数ずれ検出回路とが含まれている。

【 0 0 1 0 】

前記制御用集積回路 1 1 の端子 1 は電源電圧 V C C が加えられ、端子 1 と端子 2 間には振動素子 1 4 のコイル L が接続されている。又端子 3 にはコンデンサ C 2 と C 4 が接続されており、端子 4 及び端子 5 には方形波発生回路の発生周波数を決める抵抗 R 2 とコンデンサ C 3 が接続されている。さらに端子 6 にはコンデンサ C 1 が接続され、端子 7 はアースされ、そして端子 2 と端子 8 間にはコンデンサ C 5 が接続されている。

【 0 0 1 1 】

図 2 に示すように、前記振動素子 1 4 は鉄芯 1 5 と、該鉄芯 1 5 が接着され且つ錘 1 6 が設けられた板ばね 1 7 と、前記鉄芯 1 5 に巻かれたコイル L とよりなり、前記板ばね 1 7 の一端は基盤 1 8 に固定されている。

【 0 0 1 2 】

今呼出信号が受信され呼出信号検出回路（図示せず）から呼出信号が検出されると、バイブレータ制御用回路 1 0 に電源電圧 V C C が加えられ、制御用集積回路 1 1 の方形波発生回路が動作開始し、240 Hz（duty 50 %）の方形波信号を発生する。前記制御用集積回路 1 1 から取り出された方形波信号は MOS トランジスタ 1 2 のゲートに加わり、該 MOS トランジスタ 1 2 をオンオフする。

【 0 0 1 3 】

前記 MOS トランジスタ 1 2 がオンすると振動素子 1 4 のコイル L に電源電圧 V C C が供給され磁界を発生し板バネ 1 7 を吸引する。次に MOS トランジスタ 1 2 がオフすると、板ばね 1 7 は弾性力で復帰し、再び MOS トランジスタ 1 2 がオンすると振動素子 1 4 のコイル L に電源電圧 V C C が供給され磁界を発生し板バネ 1 7 を吸引する。斯かる動作を繰り返すことにより板ばね 1 7 に設けられた錘 1 6 が振動し、呼出信号の着信があったことを知らせる。

【 0 0 1 4 】

ところで振動子 1 4 の共振周波数は 240 Hz 程度であるが、板ばね 1 7 等の素子のばらつきあるいは携帯電話機を縦あるいは横にして使用する等の使用条件で前記共振周波数が変動する。前記振動子 1 4 の共振周波数がずれたのにも拘わらず前記制御用集積回路 1 1 の方形波発生回路から取り出された方形波信号の周

波数が 2 4 0 H z のままであると、振動子 1 4 は弱振動になったり、あるいはときには振動を停止してしまう。

【 0 0 1 5 】

本発明はそこで前記制御用集積回路 1 1 の周波数ずれ検出回路で方形波発生回路から取り出された方形波信号の周波数と振動子 1 4 との周波数のずれを検出し、検出された信号で前記方形波発生回路の発生周波数を振動子 1 4 の共振周波数に修正し、振動子 1 4 が十分に振動されるようにしている。

【 0 0 1 6 】

図 3 は前記パイプレータ制御用回路 1 0 の詳細なブロック図である。方形波発生回路 2 0 は端子 D I S に接続された抵抗 R 1 と抵抗 R 2 及び端子 C R に接続されたコンデンサ C 3 にて発生される方形波信号の発生周波数とデューティが決められる。本実施例では 2 4 0 H z でデューティが 4 0 % の方形波信号が発生されるようにしている。また方形波発生回路 2 0 の入力コントロール端子 C T L の電位は通常 $VCC/2$ であるが、前記コントロール端子 C T L の電位を VCC 側にすると方形波信号は 2 4 0 H z より低周波数となり、前記電位を GND 側にする と方形波信号は 2 4 0 H z より高周波数となる。

【 0 0 1 7 】

インバータ 2 1 は前記方形波発生回路 2 0 の端子 Q から取り出された方形波信号をインバータする。またハーフディバイダー 2 2 は前記インバータ 2 1 でインバータされた方形波信号をハーフディバイダーし 2 4 0 H z でデューティが 5 0 % の方形波信号に変換する。前記ハーフディバイダー 2 2 で取り出された方形波信号はインバータ 2 3 を介して MOS トランジスタ 1 2 のゲートに加えられる。尚、コンデンサ C 6 及び抵抗 R 3 は MOS トランジスタ 1 2 のリングング防止のために挿入されたものである。

【 0 0 1 8 】

図 4 は前記ハーフディバイダー 2 2 のブロック図で、前記インバータ 2 1 でインバータされた 2 4 0 H z の方形波信号が加えられる入力端子 I N と変換された 2 4 0 H z の方形波信号が取り出される出力端子 O U T を有する。前記入力端子 I N と出力端子 O U T 間にはインバータ I N V 1、インバータ I N V 2、インバ

ータINV3、インバータINV4、インバータINV5とスイッチ素子SW1、スイッチ素子SW2、スイッチ素子SW3、スイッチ素子SW4とが接続されている。

【0019】

前記入力端子INがHレベル（ハイレベル）のとき、スイッチ素子SW1とスイッチ素子SW4はオンとなり、スイッチ素子SW2とスイッチ素子SW3はオフとなる。逆に入力端子INがLレベル（ローレベル）のとき、スイッチ素子SW1とスイッチ素子SW4はオフとなり、スイッチ素子SW2とスイッチ素子SW3はオンとなる。

【0020】

最初入力端子IN及び出力端子OUTが共にHレベルとすると、スイッチ素子SW1がオンのためA点は出力端子OUTと逆のLレベルとなる。次に入力端子INがLレベルとなるとスイッチ素子SW1がオフとなり、スイッチSW2がオンとなるため、A点はLレベルを保持する。再び入力端子INがHレベルとなるとスイッチ素子SW1がオンとなり、スイッチSW2がオフとなるため、A点はHレベルとなるが、スイッチ素子SW3がオフし及びスイッチ素子SW4がオンのため出力端子OUTはLレベルを保持する。このように、出力端子OUTのレベルは入力端子INがHレベルからLレベルに立ち下がる度に変化する。従って入力端子INに加えられた240Hzの方形波信号はディバイダーされ出力端子OUTから240Hzの方形波信号を発生する。

【0021】

周波数ずれ検出回路24はアンド回路25、アンド回路26、第1スイッチ素子27、第1スイッチ素子28及びオペアンプ29よりなる。前記アンド回路25の入力端子は前記インバータ21の出力端子とハーフディバイダー22の出力端子及びコイルLの一端に接続され、出力端子は第2スイッチ素子28の端子3に接続されている。又前記アンド回路26の入力端子は前記インバータ21の入力端子とハーフディバイダー22の出力端子に接続され、出力端子は第1スイッチ素子28の端子3に接続されている。

【0022】

さらにオペアンプ 2 9 の端子 (-) はダイオード D 及び第 1 スイッチ素子 2 7 を介してコイル L に接続され、端子 (+) はダイオード D を介してコイル L に接続されている。またオペアンプ 2 9 の出力端子は第 2 スイッチ素子 2 8 を介して方形波発生回路 2 0 のコントロール端子 C T L に接続されている。

【 0 0 2 3 】

図 5 は前記第 1 スイッチ素子 2 7 及び第 1 スイッチ素子 2 8 のブロック図で、MOS トランジスタ MP 1、MP 2、MP 3、MP 5 と MOS トランジスタ MN 1、MN 2、MN 3、MN 6 とよりなる。端子 3 が H レベルになると、MOS トランジスタ MN 6 のゲートが H レベルとされ、MOS トランジスタ MP 5 のゲートが L レベルとされるので、前記 MOS トランジスタ MN 6 及び MP 5 が共にオンし、端子 1 と端子 2 間は低抵抗となる。

【 0 0 2 4 】

又端子 3 が L レベルになると、MOS トランジスタ MN 6 のゲートが L レベルとされ、MOS トランジスタ MP 5 のゲートが H レベルとされるので、前記 MOS トランジスタ MN 6 及び MP 5 が共にオフし、端子 1 と端子 2 間は高抵抗となる。

【 0 0 2 5 】

図 6 は前記オペアンプ 2 9 のブロック図で、MOS トランジスタ MP 6、MP 7、MP 8 と MOS トランジスタ MN 7、MN 8、MN 9、MN 1 0、MN 1 1 とよりなる。そして入力端子 IN (+) が入力端子 IN (-) より大きいとき出力端子 OUT は V C C となり、入力端子 IN (-) が入力端子 IN (+) より大きいとき出力端子 OUT は G N D となる。

【 0 0 2 6 】

図 7 は前記パイプレータ制御用回路 1 0 の動作を表す波形図である。呼出信号が着信され前記パイプレータ制御用回路 1 0 に電源電圧 V C C が供給されると方形波信号発生回路 2 0 から 2 4 0 H z (オンデューティ 4 0 %) の方形波信号 a を発生する。前記方形波信号はインバータ 2 1 でインバータされ方形波信号 b に変換され、ハーフディバイダー 2 2 の入力端子 IN に加わる。

【 0 0 2 7 】

前記ハーフディバイダー 2 2 は前述したように入力端子 I N に加えられる前記方形波信号が H レベルから L レベルになるごとに出力端子 O U T のレベルが変化するので、2 4 0 H z（オンデューティ 5 0 %）の方形波信号 c にディバイダーされる。

【 0 0 2 8 】

前記 2 4 0 H z の方形波信号はインバータ 2 3 で方形波信号 f にインバータされ、リング防止用のコンデンサ C 5 と抵抗 R 3 を介してドライブ波形 g が M O S トランジスタ 1 2 のゲートに加えられるので、前記 M O S トランジスタ 1 2 はオンオフを繰り返す。

【 0 0 2 9 】

前記 M O S トランジスタ 1 2 がオンすると、電源電圧 V C C が振動子 1 4 のコイル L に加わり、磁界を発生し板ばね 1 7 を吸引する。次に M O S トランジスタ 1 2 がオフすると、板ばね 1 7 は弾性力で復帰し、再び M O S トランジスタ 1 2 がオンすると振動素子 1 4 のコイル L に電源電圧 V C C が供給され磁界を発生し板ばね 1 7 を吸引する。斯かる動作を繰り返すことにより板ばね 1 7 に設けられた錘 1 6 が振動し、呼出信号の着信があったことを知らせる。

【 0 0 3 0 】

前記ドライブ波形はダイオード D を介した波形 i が第 1 スイッチ素子 2 7 の入力端子 1 に加わる。このとき第 1 スイッチ素子 2 7 の端子 3 にはアンド回路 2 6 を通し方形波信号 a と方形波信号 c とが加えられるので、オペアンプ 2 9 の入力端子 (-) には第 1 スイッチ素子 2 7 を介してドライブ波形 i の 0 - 4 0 % の波形 j が加わり、オペアンプ 2 9 の入力端子 (+) にはドライブ波形 i の電位がそのまま加えられる。

【 0 0 3 1 】

従ってオペアンプ 2 9 の出力端子には波形 k を出力し第 1 スイッチ素子 2 8 に加わる。スイッチ素子 2 8 の端子 3 には方形波形 b、方形波形 c 及びドライブ波形 h がアンドされた信号が加えるので、第 1 スイッチ素子 2 8 は波形 k の 4 0 - 1 0 0 % を伝え、方形波発生回路 2 0 のコントロール端子 C T L に波形 m が加わる。

【 0 0 3 2 】

図 8 は前記振動子 1 4 の振動波形信号を表すもので、振動子 1 4 の共振周波数が前記ドライブ波形のドライブ周波数より高いと左側のドライブ波形 M となり、前記共振周波数が前記ドライブ波形のドライブ周波数と同じであると中央のドライブ波形 S となり、共振周波数が前記ドライブ波形のドライブ周波数より低いと右側のドライブ波形 N となる。前記振動子 1 4 の方形波形の 0 - 4 0 % の電位とそれ以降の電位を比べることで前記共振周波数とドライブ周波数とのずれを補正する。

【 0 0 3 3 】

今振動子 1 4 の共振周波数がドライブ周波数より低い場合は波形 N となり、従って方形波形の 0 - 4 0 % はオペアンプ 2 9 の入力端子 (-) は入力端子 (+) と同じであるので出力端子は L レベルとなる。前記方形波形の 4 0 % - 1 0 0 % は入力端子 (-) より入力端子 (+) が大きいのでオペアンプ 2 9 の出力信号は全て H レベルとなる。一方スッチ素子 2 8 の端子 3 には方形波形 b、方形波形 c 及びドライブ波形 h がアンドされた信号が加えるので、第 1 スイッチ素子 2 8 は波形 k の 4 0 - 1 0 0 % の波形 m を伝える。そのためコンデンサ C 2 とコンデンサ C 4 間の電位は最初 $V_{CC}/2$ であったのが、高電位側へシフトする。すると方形波発生回路 2 0 のコントロール端子 C T L の電位が高まり、2 4 0 H z から低い周波数へシフトする。

【 0 0 3 4 】

逆に振動子 1 4 の共振周波数がドライブ周波数より高い場合は波形 M となり、従って方形波形の 0 - 4 0 % はオペアンプ 2 9 の入力端子 (-) は入力端子 (+) と同じであるので出力端子は L レベルとなる。又方形波形の 4 0 % - 1 0 0 % も前記波形 j のレベルはコンデンサ C 1 で保持され、入力端子 (-) が入力端子 (+) が大きいのでオペアンプ 2 9 の出力信号は全て L レベルとなる。

【 0 0 3 5 】

一方スッチ素子 2 8 の端子 3 には方形波形 b、方形波形 c 及びドライブ波形 h がアンドされた信号が加えるので、第 1 スイッチ素子 2 8 は波形 k の 4 0 - 1 0 0 % の L レベルの信号を伝える。そのためコンデンサ C 2 とコンデンサ C 4 間

の電位は最初 $VCC/2$ であったのが、 GND 側へシフトする。すると方形波発生回路 20 の CTL の電位高まり、 240Hz から高い周波数へシフトする。

【0036】

このようにして方形波発生回路 20 から発生する周波数を変化させて振動子 24 のコイル L には共振周波数の方形波信号が加わるようにしている。

【0037】

【発明の効果】

本発明のバイブレータ制御用回路はコントロール端子に加えられる電圧の大きさに応じて周波数が変化する方形波信号を発生する方形波発生回路と、前記方形波信号に基づいてオンオフされ振動素子に駆動電流を供給する MOS トランジスタと、前記方形波発生回路の方形波信号と振動素子の共振周波数とのずれを検出する周波数ずれ検出回路とで構成し、前記周波数ずれ検出回路より検出される検出信号にて方形波発生回路の発生周波数のずれを調整したので、振動子の共振周波数と方形波信号の周波数のずれが常に補正されるため、常に振動子を十分に振動させ着信を確実に知らせることができる。

【図面の簡単な説明】

【図 1】

本発明のバイブレータ制御用回路のブロック図である。

【図 2】

本発明のバイブレータ制御用回路に用いた振動子の模型図である。

【図 3】

本発明のバイブレータ制御用回路のブロック図である。

【図 4】

本発明のバイブレータ制御用回路に用いたハーフディバイダーのブロック図である。

【図 5】

本発明のバイブレータ制御用回路に用いたスイッチ素子の回路図である。

【図 6】

本発明のバイブレータ制御用回路に用いたオペアンプの回路図である。

【図 7】

本発明のバイブレータ制御用回路の各部分の信号波形図である。

【図 8】

本発明のバイブレータ制御用回路に用いた振動子の振動信号波形図である。

【図 9】

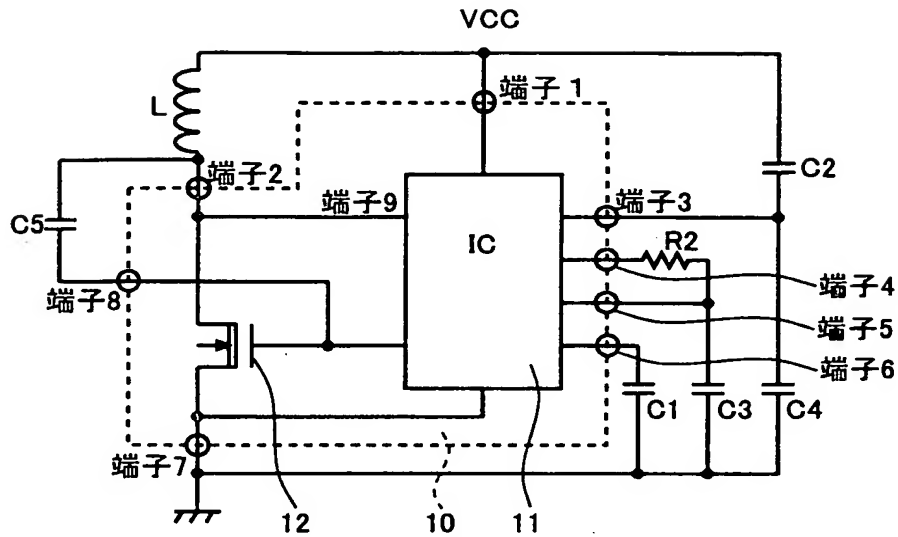
従来のバイブレータ制御用回路のブロック図である。

【符号の説明】

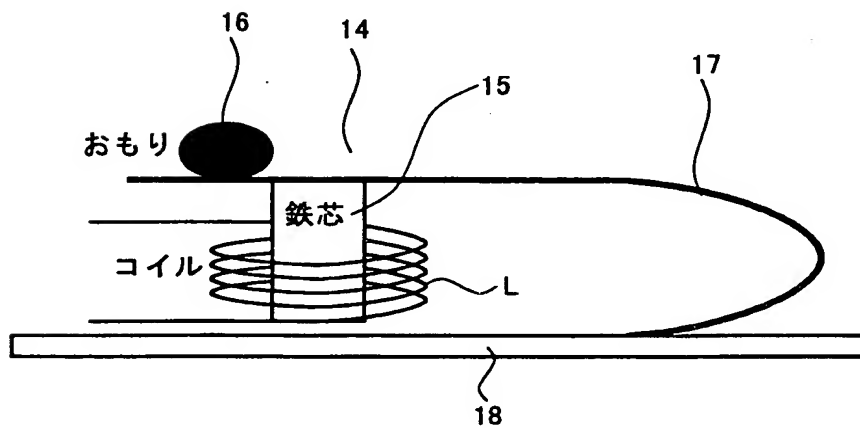
- 1 0 バイブレータ制御用回路
- 1 1 制御用集積回路
- 1 2 MOS トランジスタ
- L コイル
- 1 4 振動子
- 2 0 方形波信号発生回路
- 2 1 インバータ
- 2 2 ハーフディバイダー
- 2 4 周波数ずれ検出回路
- 2 7 第 1 スイッチ素子
- 2 8 第 2 スイッチ素子
- 2 9 オペアンプ

【書類名】 図面

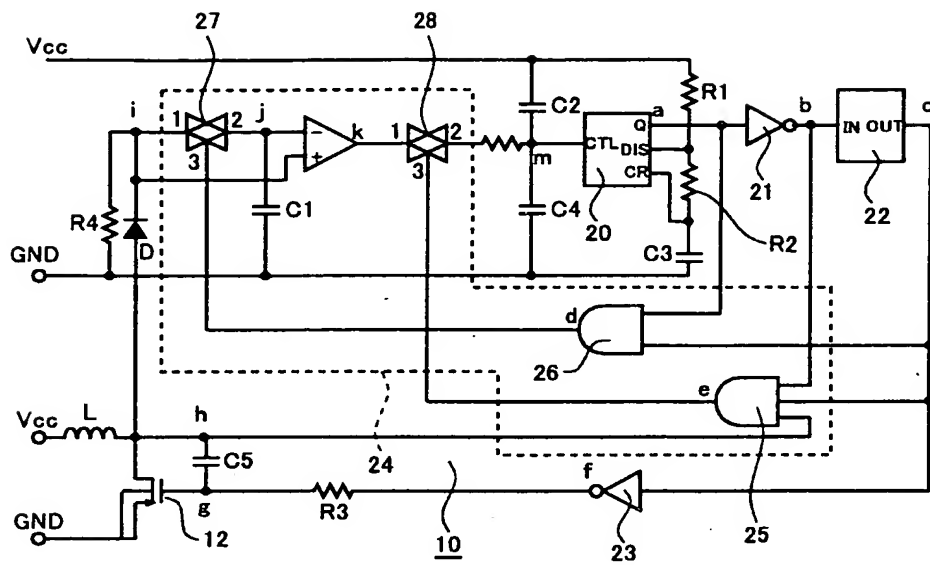
【図 1】



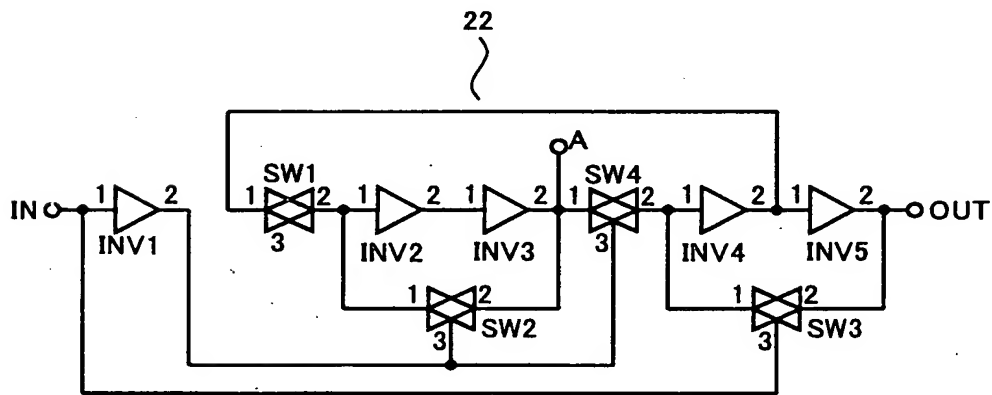
【図 2】



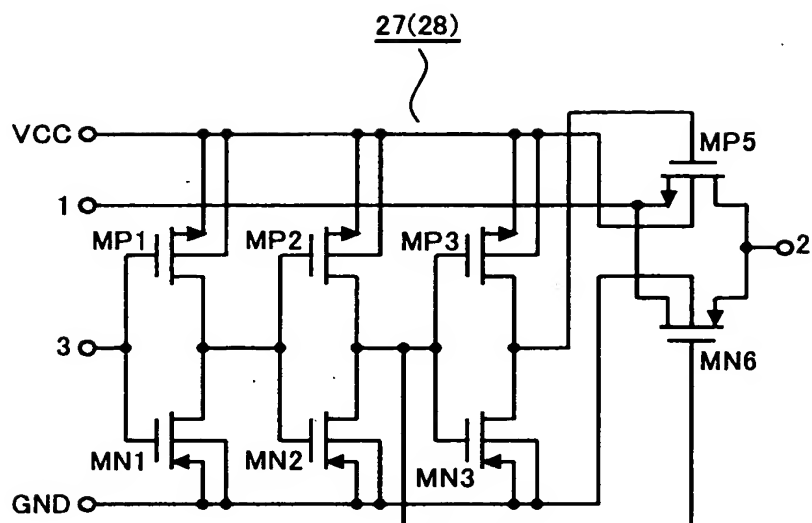
【図 3】



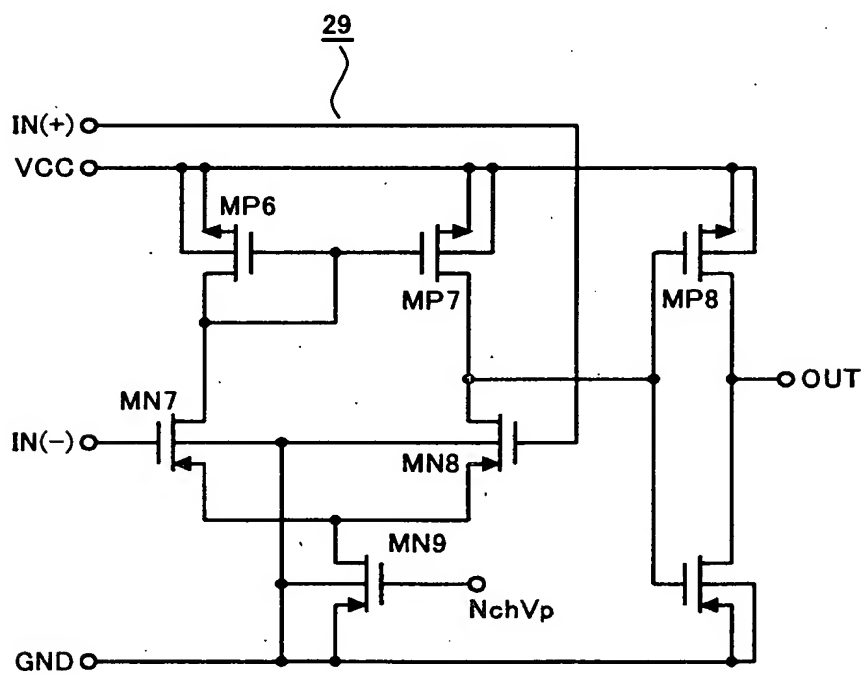
【図 4】



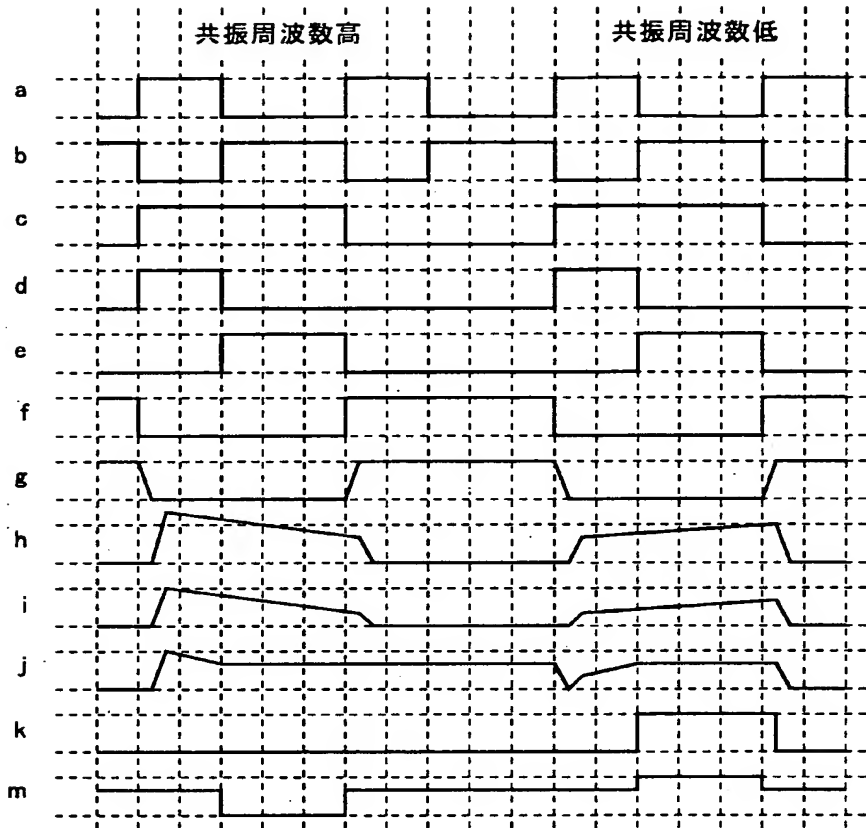
【図 5】



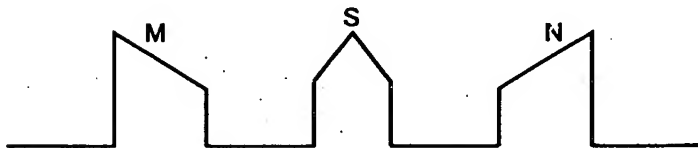
【図 6】



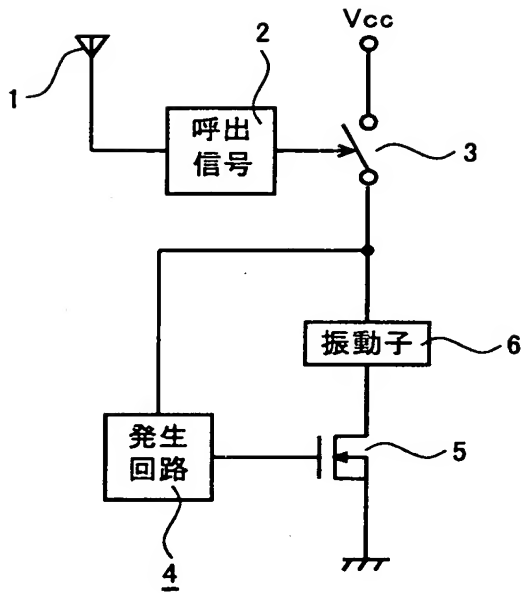
【図 7】



【図 8】



【図9】



【書類名】 要約書

【要約】

【課題】 振動子の共振周波数と前記振動子を駆動するに用いられる方形波信号の周波数のずれを補正する。

【解決手段】 本発明は発生周波数が変化する方形波信号を発生する方形波発生回路 2 0 と、前記方形波信号に基づいてオンオフされ振動素子 1 4 に駆動電流を供給する M O S トランジスタ 1 2 と、前記方形波発生回路の方形波信号と振動素子の共振周波数とのずれを検出する周波数ずれ検出回路 2 4 とで構成し、前記周波数ずれ検出回路より検出される検出信号にて方形波発生回路の発生周波数のずれを調整する。

【選択図】 図 1

出 願 人 履 歴 情 報

識別番号 [000001889]

1. 変更年月日	1993年10月20日
[変更理由]	住所変更
住 所	大阪府守口市京阪本通2丁目5番5号
氏 名	三洋電機株式会社